

*Librería*  
***Bonilla y Asociados***  
*desde 1950*



**Título:** Logic Synthesis For Field-Programmable Gate Arrays

**Autor:** Murgai, Rajeev

**Precio:** \$2004.00

**Editorial:**

**Año:** 1995

**Tema:**

**Edición:** 1<sup>a</sup>

**Sinopsis**

**ISBN:** 0792395964

The first part introduces FPGAs and different existing architectures. It also summarizes the problem of logic synthesis and the background material needed for the book.